

Pitanja- sabirnice

1. Što je sabirnica, definiraj širinu, brzinu i sabirnički ciklus.
2. Što su unutarnje sabirnice, objasni vrste arhitektura.
3. Objasni ulogu adresne i sabirnice podataka.
4. Objasni ulogu upravljačke sabirnice i linije upravljačke sabirnice(R/W, ϕ ,RESET,IRQ,VMA)
5. Objasni sabirnicu sustava.
6. Objasni sinkroni prijenos.
7. Objasni asinhroni prijenos.

Pitanja arhitektura 8051

8. Memorija arhitekture 8051 sastoji se od _____ i _____ memorije, svaka je veličine _____.
9. Podatkovna memorija organizirana je u _____, od kojih svaka ima _____ bajtova.
10. Navedi i objasni primjer adrese podatkovne memorije! Primjer: _____
Objašnjenje: _____
11. Nulta stranica ove memorije nalazi se na _____, i tu su smješteni _____.
12. Objasni organizaciju nulte stranice kod intel-a 8051

Pitanja- načini adresiranja

13. Navedi četiri načina adresiranja unutarnjeg RAM-a.
14. Koliko memorije zauzimaju instrukcije u pojedinom načinu adresiranja?
15. Objasni način adresiranja neposredno adresiranje konstante na instrukciji ADD.
16. Objasni način adresiranja direktno adresiranje unutarnjeg RAM-a .
17. Objasni indirektno adresiranje na instrukciji ADD
18. Objasni adresiranje općih registara.
19. Odredi koji je sadržaj acc A nakon izvođenja instrukcija. Prikaži bin i hex oblik podataka prije i nakon izvođenja instrukcija.
a)ADD A,#10H (A)=10H
b)ADD A,10H (A)=10H, (10H)=20H
...